OPERATION OF CASCADED H-BRIDGE MULTILEVEL CONVERTER FOR GRID CONNECTED SOLAR PV AND MOTOR DRIVE APPLICATIONS

RAHUL SHARMA

DEPARTMENT OF ELECTRICAL ENGINEERING
INDIAN INSTITUTE OF TECHNOLOGY DELHI
DECEMBER 2020

OPERATION OF CASCADED H-BRIDGE MULTILEVEL CONVERTER FOR GRID CONNECTED SOLAR PV AND MOTOR DRIVE APPLICATIONS

by

RAHUL SHARMA

Department of Electrical Engineering

Submitted

in fulfillment of the requirement of the degree of **DOCTOR OF PHILOSOPHY**

to the

INDIAN INSTITUTE OF TECHNOLOGY DELHI

DECEMBER 2020

To my teacher, family and friends ...

Certificate

This is to certify that the thesis entitled **"Operation of Cascaded H-bridge Multilevel Converter for Grid Connected Solar PV and Motor Drive Applications "**, submitted by **Mr. Rahul Sharma (Entry No. : 2016EEZ8088)** to the Indian Institute of Technology Delhi, for the award of the degree of **Doctor of Philosophy** in Electrical Engineering, is a record of the original, bona fide research work carried out by him under our supervision and guidance. The thesis has reached the standards fulfilling the requirements of the regulations related to the award of the degree.

The results contained in this thesis have not been submitted in part or in full to any other University or Institute for the award of any degree or diploma to the best of our knowledge.

Date:

(Dr. Anandarup Das)

Department of Electrical Engineering,

Indian Institute of Technology Delhi.

Hauz Khas, New Delhi-110016, India.

Acknowledgements

I would like to express my sincere gratitude and deepest appreciation to my supervisor, **Dr. Anandarup Das**, who gave me the opportunity which allowed this thesis to become a reality. Thanks for the constant support, guidance, invaluable help and encouragement to never stop throughout the course of my study, no matter how hard things could be. Working under him has been a wonderful experience, which has provided a deep insight to the world of research. Determination, dedication, innovativeness, resourcefulness and discipline of **Dr. Anandarup Das** have been the inspiration for me to complete this work. Due to his blessing, I have earned various experiences other than research which will help me throughout my life.

I would like to thank my SRC committee members **Dr. Amit Kumar Jain**, **Dr. Ramkrishan Maheshwari**, and **Dr. Ashu Verma** for their constant support and time in evaluating my thesis during my research work.

My special thanks to the research project sponsored by the SERB, Department of Science & Technology, Govt. of India, project titled: **Design and Development of Fault Tolerant Modular Multilevel Power Electronic Converters for Grid Connected Applications** for funding my research work.

I wish to convey my sincere thanks to **Dr. Amit Kumar Jain**, and **Prof. M. Veerachary** for their valuable inputs during my course work which made the foundation for my research work. I am grateful to IIT Delhi for providing me the research facilities.

I am also thankful to Sh. Dhanraj Singh and Late Sh. Suresh Kumar of UG Machines and Drives Lab, IIT Delhi for their technical assistance during the course of my work.

I would like to thank my seniors Dr. Himanshu Misra, Dr. Kapil Shukla, Dr. Prasun Mishra, Dr. B. Nikhil Krishna , Mrs. Nibedita Parida, Mr. Tasadug Hussein, Mr. P. R.

Ghosh, Mrs. Nidhi Mishra, Mrs. Radha khushwaha, Mr. Piyush kant, Mrs Poonam Jayal, Mr. Sreejith and Ms. Neha tak to motivate me during my research work. I would also like to thank Mr. Harsha Vardhan who has helped me during the initial phase of my research. I would like to use this opportunity to thank Ms. Rashmi Rai who always believed in me and constantly helped me on all technical and non-technical issues. I would like to thank Mrs. Nidhi Bisht, Mr. E. C. Mathew, Ms. Khusbhoo Kumari, Mr. Navneet Vaishnav, Mr. Aamir Rafiq, Mr. Himanshu Swami, Mr. Vishal kumar, Mr. Rajat Kumar, Mr. Subhasis Nayak, Mr. Sukrashis Sarkar Ms. Cheshta Jain, and all other colleagues of U.G Machines and Drives Lab for their valuable help and co-operation. My friends Ms. Rashmi Rai, Mr. Pritam Mahawar, Mr. Prashant Singh, and Mrs. Subarni Pradhan that I have found on my way and I am lucky to be able to conserve them for my whole life. I would also like to thank Mr. Satish, Mr. Yatindra, and all other electrical engineering office staff for being supportive throughout my study. I am likewise thankful to those who have directly or indirectly helped me to finish my dissertation study.

I would like to thank my parents, Smt. Koshalya Devi and Sh. Kajod Mal Sharma for their support, blessings and endless love. Moreover, I would like to thank all my family members for being such a special family that I am proud to be a part of. Their trust in my capabilities had been a key factor to all my achievements.

At last, I am beholden to almighty for their blessings to help me to raise my academic level to this stage. I pray for their benediction in my future endeavours. Their blessings may be showered on me for strength, wisdom and determination to achieve in the future.

Rahul Sharma

Abstract

Cascaded H-bridge (CHB) multilevel converter is becoming one of the most promising candidates for medium voltage and high power application owing to its features like modularity, scalability, low dv/dt, good power quality and fault tolerant ability. It is a very suitable converter to be used in medium voltage applications like the integration with large scale PV system and medium voltage motor drives. In this thesis, various challenges during the operation of CHB converter for such applications are discussed.

One of the requirements of a large-scale photovoltaic (PV) system connected to MV grid is to have both active and reactive power exchange capability along with balanced currents supply to the grid. However, this poses a challenge for the CHB converter because of the unbalanced power generation among the clusters or cells due to variation in radiation level, temperature, dusting on PV cells etc. In order to inject balanced power (and current) to the grid, a controlled exchange of reactive power is proposed so that the converter can work with unbalanced power generation within the clusters. The magnitude of reactive power exchange is derived and the necessary conditions to prevent overmodulation are discussed. In addition, the magnitude of zero sequence voltage is derived taking into account both active and reactive power exchange with the MV grid. Use of Barycentric coordinate system is introduced which helps to identify regions in the power plane where the exchange of reactive power is required.

Fault-tolerant operation is a key feature of CHB converter where the converter operates continuously with faulty bypassed cells. After bypassing the faulty cells, the number of healthy cells decreases, the available dc-link voltage reduces and active powers among the phases become unequal. As a result, the converter produces unbalanced and distorted grid currents. A novel zero-sequence voltage injection technique is proposed for balancing the grid currents and preventing overmodulation in each cell of the converter. The proposed technique extends the

reactive power capability of the converter during the post fault condition. Additionally, it also helps in achieving equal active and reactive power flow in each phase of the converter. A new PWM clamping strategy is also proposed to implement the zero-sequence voltage addition in the converter.

Another requirement for a large scale grid connected PV converter is its ability to stay connected to the grid during grid voltage sags and supplying reactive power to support the grid voltages. The CHB converter is analyzed considering balanced and unbalanced power generation among the phases as well as Low Voltage Ride Through (LVRT) operation. The aim here is to inject balanced current in the grid during unbalanced power generation and unbalanced voltage sags in the grid. An expression of zero-sequence voltage is derived to control the active power flow among the phases for maintaining dc link voltage under unbalanced power generation, during unsymmetrical voltage sags. The positive sequence current is supplied to the grid to meet the LVRT requirements while the negative sequence current is controlled to be zero. It is also ensured that the grid currents magnitude would not exceed the overcurrent rating of the converter.

Finally, a new strategy for the operation of a cascaded H-bridge converter based motor drives is proposed under the post-fault condition when the faulty cells are bypassed. During the post-fault condition, the phase voltages of the converter become unbalanced which causes unequal power handling by each healthy power cell causing an uneven rise of temperature in the cells. In the proposed strategy, the zero sequence voltage not only ensures maximum line voltage availability from the converter but additionally the power handled by each cell remains equal. A closed-loop control along with a clamped pulsewidth modulation strategy is used to maximize the line voltage and ensuring equal power handing by each cell during the postfault condition. In all the work presented in the thesis, simulation and experimental results are included to validate the proposed strategies.

सारांश

कैस्केड एच–ब्रिज (सीएचबी) मल्टीलेवल कनवर्टर मध्यम वोल्टेज और उच्च शक्ति के लिए सबसे श्रेष्ठ विकल्पों में से एक बन रहा है, जो अपनी विशेषताओं जैसे कि मॉड्युलैरिटी, स्केलेबिलिटी, कम डीवी / डीटी, अच्छी बिजली की गुणवत्ता और फॉल्ट सहिष्णु क्षमता के कारण है। यह मध्यम वोल्टेज अनुप्रयोगों में बड़े पैमाने पर पीवी सिस्टम और मध्यम वोल्टेज मोटर ड्राइव के साथ एकीकरण के रूप में उपयोग करने के लिए एक बहुत ही उपयुक्त कनवर्टर है। इस थीसिस में, ऐसे अनुप्रयोगों के लिए सीएचबी कनवर्टर के संचालन के दौरान विभिन्न चुनौतियों पर चर्चा की गयी है ।

एमवी ग्रिड से जुड़े एक बड़े पैमाने पर फोटोवोल्टिक (पीवी) प्रणाली की आवश्यकताओं में से एक ग्रिड के लिए संतुलित धाराओं की आपूर्ति के साथ–साथ एक्टिव और रिएक्टिव दोनों पावर विनिमय क्षमता है। हालाँकि, यह सीएचबी कनवर्टर के लिए एक चुनौती बन जाता है क्योंकि क्लस्टर या सेल के बीच असंतुलित बिजली उत्पादन के कारण विकिरण स्तर, तापमान, पीवी सेल पर धूल आदि में भिन्नता के कारण ग्रिड को संतुलित शक्ति (और वर्तमान) इंजेक्ट करने के लिए, आदि। प्रतिक्रियाशील शक्ति का एक नियंत्रित विनिमय प्रस्तावित है ताकि कनवर्टर समूहों के भीतर असंतुलित बिजली उत्पादन के साथ काम कर सके। रिएक्टिव पावर विनिमय की परिमाण व्युत्पन्न की जाती है और अधि मॉड्यूलेशन को रोकने के लिए आवश्यक शर्तों पर चर्चा की गयी है । इसके अलावा, शून्य अनुक्रम वोल्टेज की भयावहता को एमवी ग्रिड के साथ एक्टिव और रिएक्टिव पावर विनिमय दोनों को ध्यान में रखा जाता है। केंद्रकीय निर्देशांक प्रणाली का उपयोग शुरू किया गया है जो पावर प्लेन में उन क्षेत्रों की पहचान करने में मदद करता है जहां रिएक्टिव पावर का आदान–प्रदान आवश्यक है।

फॉल्ट –सहिष्णु संचालन सीएचबी कनवर्टर की एक प्रमुख विशेषता है जहां कनवर्टर लगातार गलत बाईपास सेल के साथ काम करता है। दोषपूर्ण सेल को दरकिनार करने के बाद, स्वस्थ सेल की संख्या कम हो जाती है, उपलब्ध डीसी–लिंक वोल्टेज कम हो जाता है और चरणों के बीच एक्टिव पावर असमान हो जाती हैं। नतीजतन, कनवर्टर असंतुलित और विकृत ग्रिड धाराओं का उत्पादन करता है। ग्रिड धाराओं को संतुलित करने और कनवर्टर के प्रत्येक सेल में अधि मॉड्यूलेशन को रोकने के लिए एक उपन्यास शून्य–अनुक्रम वोल्टेज इंजेक्शन तकनीक प्रस्तावित है। प्रस्तावित तकनीक पोस्ट गलती की स्थिति के दौरान कनवर्टर की रिएक्टिव पावर क्षमता का विस्तार करती है। इसके अतिरिक्त, यह कनवर्टर के प्रत्येक चरण में समान एक्टिव और रिएक्टिव पावर प्रवाह प्राप्त करने में भी मदद करता है। एक नई पीडब्लूएम क्लैम्पिंग रणनीति भी कनवर्टर में शून्य–अनुक्रम वोल्टेज जोड़ को लागू करने के लिए प्रस्ताव है।

बड़े पैमाने पर ग्रिड कनेक्टेड पीवी कनवर्टर के लिए एक और आवश्यकता ग्रिड वोल्टेज सैग के दौरान ग्रिड से जुड़े रहने और ग्रिड वोल्टेज का समर्थन करने के लिए रिएक्टिव पावर की आपूर्ति करने की अपनी क्षमता है। सीएचबी कनवर्टर का विश्लेषण चरणों के बीच संतुलित और असंतुलित विद्युत उत्पादन के साथ–साथ लो वोल्टेज राइड थ्रू (एल वी आर टी) ऑपरेशन पर किया जाता है। यहाँ का उद्देश्य ग्रिड में असंतुलित विद्युत उत्पादन और असंतुलित वोल्टेज सैग के दौरान ग्रिड में संतुलित वर्तमान को इंजेक्ट करना है। शून्य–अनुक्रम वोल्टेज की अभिव्यक्ति असंतुलित विद्युत उत्पादन के दौरान असंतुलित विद्युत उत्पादन के तहत डीसी

लिंक वोल्टेज को बनाए रखने के लिए चरणों के बीच एक्टिव पावर प्रवाह को नियंत्रित करने के लिए होती है। सकारात्मक अनुक्रम वर्तमान को एल वी आर टी आवश्यकताओं को पूरा करने के लिए ग्रिड को आपूर्ति की जाती है जबकि नकारात्मक अनुक्रम वर्तमान को शून्य होने के लिए नियंत्रित किया जाता है। यह भी सुनिश्चित किया जाता है कि ग्रिड धाराओं का परिमाण कनवर्टर की धारा रेटिंग से अधिक न हो।

अंत में, कैस्केड एच–ब्रिज कनवर्टर आधारित मोटर ड्राइव के संचालन के लिए एक नई रणनीति फॉल्ट के पश्चात की स्थिति के तहत प्रस्तावित की जाती है जब दोषपूर्ण सेल को बाईपास किया जाता है। गलती के बाद की स्थिति के दौरान, कनवर्टर के चरण वोल्टेज असंतुलित हो जाते हैं जो प्रत्येक स्वस्थ पावर सेल द्वारा असमान पावर को संभालने का कारण बनता है, जिससे सेल में तापमान का असमान विकास होता है। प्रस्तावित रणनीति में, शून्य अनुक्रम वोल्टेज न केवल कनवर्टर से अधिकतम लाइन वोल्टेज की उपलब्धता सुनिश्चित करता है, बल्कि इसके अलावा प्रत्येक सेल द्वारा नियंत्रित पावर बराबर रहती है। क्लैंपड पल्स विड्थ मोड्यूलेशन रणनीति के साथ एक बंद लूप नियंत्रण का उपयोग लाइन वोल्टेज को अधिकतम करने के लिए किया जाता है और फॉल्ट के पश्चात की स्थिति के दौरान प्रत्येक सेल द्वारा समान पावर सौंपना सुनिश्चित करता है। थीसिस में प्रस्तुत सभी कार्यों में प्रस्तावित रणनीतियों को मान्य करने के लिए सिमुलेशन और प्रयोगात्मक परिणाम शामिल हैं।

Contents

List of Figures

List of Tables