IMPROVED MODULATION TECHNIQUES FOR MATRIX CONVERTERS AND THEIR APPLICATIONS IN INDUCTION MOTOR DRIVES

TABISH NAZIR MIR

DEPARTMENT OF ELECTRICAL ENGINEERING

INDIAN INSTITUTE OF TECHNOLOGY DELHI

NOVEMBER 2020

IMPROVED MODULATION TECHNIQUES FOR MATRIX CONVERTERS AND THEIR APPLICATIONS IN INDUCTION MOTOR DRIVES

by

TABISH NAZIR MIR

Department of Electrical Engineering

Submitted

in fulfillment of the requirements of the degree of Doctor of Philosophy

to the

INDIAN INSTITUTE OF TECHNOLOGY DELHI

NOVEMBER 2020

CERTIFICATE

This is to certify that the thesis entitled '**Improved Modulation Techniques for Matrix Converters and their Applications in Induction Motor Drives**' being submitted by **Ms. Tabish Nazir Mir** for award of the degree of **Doctor of Philosophy** in the Department of Electrical Engineering, Indian Institute of Technology Delhi, is a record of the student work carried out by her under our supervision. The matter embodied in this thesis has not been submitted for award of any other degree or diploma.

Dated: November, 2020

(Prof. Bhim Singh)
Supervisor
Electrical Engineering Department
Indian Institute of Technology Delhi
Hauz Khas, New Delhi-110016, India

(Prof. A. H Bhat)
Co-Supervisor
Electrical Engineering Department
National Institute of Technology Srinagar
Hazratbal, J&K-190006, India

ACKNOWLEDGEMENTS

I would like to express my earnest gratitude to my supervisor, **Prof. Bhim Singh** and co-supervisor, **Prof. A.H Bhat**, for their continuous guidance, support and motivation. **Prof. Bhim Singh** has not only been an inspiration, but a guiding light and a visionary mentor. His ingenuity and enthusiasm for research, has been a driving force in keeping me motivated throughout my doctoral studies, and he continues to inspire my career ahead. It has been an exhilarating experience to work under his supervision, and to witness his commitment and passion towards his work. Apart from sharing technical nuances and a multitude of ideas, Prof. Bhim Singh has taught me the importance of discipline, tenacity and perseverance. It has been an absolute honor to learn from him, to be part of his research group, and to do my bit in carrying forward the legacy that he has created. For his teachings, and for his faith in me, I am forever indebted.

The daunting task of pursuing Ph.D. from IIT Delhi and simultaneously serving as faculty at NIT Srinagar, would not have been accomplished without the unflinching support of my supervisor, **Prof. A.H Bhat** at NIT Srinagar. From introducing me to power electronics in my undergraduate studies, to motivating and supporting me throughout my Ph.D. journey, Prof. A.H Bhat has been instrumental in the completion of this thesis. Without the lab infrastructure created by Prof. A.H Bhat at NIT Srinagar, this thesis in its current form would not have been possible. In my moments of despair, it has been Prof. Bhat who has reminded me that there is no substitute for hardwork and that my hardwork shall pay off. For those reminders, and for his unwavering support and guidance, I am forever indebted.

I wish to express my sincere thanks and heartfelt gratitude to all my SRC members, **Prof. Sukumar Mishra, Dr. Anandarup Das,** and **Dr. Ashu Verma**, for their valuable inputs, regular guidance and constructive suggestions that have helped in shaping this thesis.

I sincerely thank the Department of Electrical Engineering at NIT Srinagar, for lending financial and laboratory support to my research, especially Prof. S.A Lone and Prof. A.H Bhat, who extended complete financial support during their respective tenures as

Heads of the department. I am eternally grateful to Prof. Bhim Singh, for his financial support towards experimentation at IIT Delhi, conference registrations and article processing charges. My sincere thanks to the lab staff, Mr. Puran Singh, and Mr. Jitender Singh for facilitating my work at PG Machines Lab, IIT Delhi, and Mr. Farooq for his assistance during experimentation at Power Electronics Lab, NIT Srinagar.

Special thanks to my lab mates at IIT Delhi, and colleagues at NIT Srinagar. It has been a pleasure to have the company of Mrs. Subarni Pradhan, Mrs. Nidhi Mishra, Mr. Anshul Varshney, Mr. Utkarsh Sharma, Mrs. Farheen, Mrs. Shubra, Mr. Piyush Kanth, Mrs. Pavitra, Mrs. Rohini, Ms. Hina Parveen, Mrs. Rashmi, Dr. Nishant Kumar, Dr. Aniket Anand, Ms. Yashi, and all juniors and seniors at P.G Machines Lab. A special mention to Mrs. Subarni for being my constant companion and friend at IIT Delhi, and to Mr. Anshul Varshney for being one of the most helpful people in the lab. My deepest gratitude to my friends and colleagues at NIT Srinagar, Dr. Fatima Jalid, Ms. Aravi Muzzaffar, Mrs. Uferah Maqbool, Ms. Iqra, Ms. Falak, Mr. Ved Prakash and Dr. Janib Bashir, who have been partners with me in handling full time teaching while pursuing Ph.D.

So often you find that the students you're trying to inspire, end up inspiring you. A very special mention goes to my dearest students who continue to make me proud, especially those who did their final year B.Tech projects with me, and with whom I shared my struggles, failures and victories at experimental work. My deepest gratitude to Sohaib, Adnan, and Burooj, for sharing my excitement and zeal for matrix converters, and for helping me in experimentation.

I express my profound gratitude to my parents for their prayers and encouragement. If it wasn't for my father, Mr. Nazir Ahmed Mir, I would not have known sincerity, and it is my mother, Mrs. Masooda Nazir, who taught me endurance. These two virtues have been my guiding stars during this journey. I am eternally grateful to my parents for their incredible support system and my sisters Dr. Mahvish Nazir and Dr. Beenish Nazir for being my biggest cheer leaders.

My deepest appreciation is for my husband, Mr. Aamir Rafiq, for his unfaltering

support towards my dreams and aspirations. His immeasurable patience, love and reassurance, has gone a long way in helping me overcome the difficulties that I encountered during the course of my research. Thank you for always having my back, and for making my dreams, your own.

Finally, my most sincere gratitude to the Almighty, who has known all my moments of joy and despair, and has given me the strength to never say die.

Date: November 2020

Tabish Nazir Mir

ABSTRACT

One of the major industrial applications of power electronics, is the control of motor drives, which are mostly dominated by converter fed induction motors. In such applications, features like energy efficiency, improved power quality, high power density and improved reliability are highly desirable. While most three-phase induction motor drives are conventionally fed through AC-DC-AC converters, this traditional approach is associated with a large footprint owing to an intermediate DC stage. DC link capacitor used as an intervening energy storage element, is not only bulky but also contributes to low system reliability. An interesting alternative in the form of matrix converters, has been widely researched over the past two decades. Matrix converter belongs to the breed of direct AC-AC converters, that facilitate multi-phase power conversion with smooth voltage control at unrestricted frequency, without any intervening DC link. It offers advantages such as improved power quality on source as well as load side, inherent bi-directionality, completely controllable input power factor, compact size and possibility for common mode voltage elimination. Owing to these features, matrix converters have been used in motor drives, wind energy conversion systems and aerospace applications.

In spite of a wide range of advantages, the industry acceptability of matrix converters has been limited. This is primarily because of difficulties in control, protection, and commutation. While some of these challenges have been overcome through research, others are still being worked upon. This thesis deals with the design and development of matrix converter fed induction motor drive, with complete protection and multi-step commutation. It elucidates some novel and improved modulation strategies for matrix converters, from the perspective of controlling induction motor drives. For the purpose of controlling three-phase induction motor drive, two topologies are selected viz. three-phase to three-phase matrix converter and single-phase to three-phase matrix converter. The challenges associated with the modulation of each topology are individually addressed, and their suitability is explored in the speed sensor-less control of three-phase induction motor drives.

Three-phase to three-phase matrix converter is the most commonly explored topol-

ogy amongst multi-phase matrix converters. A large number of possible switching states, coupled with the simultaneous control of source and load side parameters, leads to complicated modulation. Space vector modulation remains one of the most popular control techniques which allows concurrent tracing of output voltage and input current space vectors. However, it is associated with high processor burden and complex implementation. Over the past decade, finite control set model predictive control (FCS-MPC) has been explored in the modulation of three-phase to three-phase matrix converter. It has especially shown promising results while achieving multiple objectives of source and load current control. However, it is associated with extensive mathematical modeling of load and input filter, besides performance dependence on processor strength. This thesis deals with certain improved and novel modulation approaches for three-phase to three-phase matrix converter that tend to simplify modulation and control. It deals with an improvised multi-objective model predictive control strategy that combines FCS-MPC and space vector modulation to achieve enhanced system performance at higher sample times and limits switching frequency variations. Furthermore, a unique predictive delta sigma modulation (PDSM) technique is proposed, that is simple and intuitive to implement, with significantly reduced processor burden and enhanced system performance as compared to previously documented techniques. PDSM is also explored in common mode voltage elimination for three-phase to three-phase matrix converter based systems. Speed sensor-less vector control is implemented for commonly used 21 states of the converter using PDSM technique with a full order predictive observer for wide range of speed estimation. Moreover, the matrix converter fed induction motor drive is modulated using only six common mode voltage eliminating states in order to present a more reliable drive solution, while tapping all other advantages of the converter, over a wide range of rotor speed. The speed sensor-less drive is also tested for hysteresis based direct torque control (DTC) and constant switching frequency based DTC, with suitable choice of speed observers. All control algorithms are developed in Matlab/Simulink environment, followed by experimental verification on a four layer PCB prototype of matrix converter based induction motor drive.

In order to facilitate the control of a three-phase induction motor on a single phase supply, the use of single-phase to three-phase matrix converter is advocated. This topology has not garnered significant interest of the research community owing to a poor voltage conversion ratio, and severely compromised harmonic performance due to instantaneous power mismatch between single-phase input and three-phase output. This thesis explores the optimum use of single-phase to three-phase matrix converter for low speed sensor-less control of three-phase induction motor drive from a single-phase supply. The delta sigma technique is demonstrated for enhancement of motor current quality in the low speed region, while compromising on the quality of source current. Further, a multi-objective FCS-MPC technique is demonstrated and compared with other modulation schemes, to achieve a suitable trade-off between the power quality on the grid side versus that on the motor side. All modulation techniques are experimentally validated on single-phase to three-phase matrix converter fed inductive load followed by demonstration with speed sensor-less control on a three-phase induction motor drive.

सार

पावर इलेक्ट्रॉनिक्स के प्रमुख औद्योगिक अनुप्रयोगों में से एक मोटर ड्राइव का नियंत्रण है, जो ज्यादातर कनवर्टर फेड इंडक्शन मोटर्स द्वारा हावी हैं। ऐसे अनुप्रयोगों में, ऊर्जा दक्षता, बेहतर बिजली की गुणवत्ता, उच्च शक्ति घनत्व और बेहतर विश्वसनीयता जैसी विशेषताएं अत्यधिक वांछनीय हैं। जबकि अधिकांश तीन-चरण प्रेरण मोटर ड्राइव को पारंपरिक रूप से एसी-डीसी-एसी कन्वर्टर्स के माध्यम से खिलाया जाता है, यह पारंपरिक दृष्टिकोण एक बड़े पदचिह्न के साथ एक मध्यवर्ती डीसी चरण के कारण जुड़ा हुआ है। डीसी लिंक कैपेसिटर एक हस्तक्षेप ऊर्जा भंडारण तत्व के रूप में उपयोग किया जाता है, न केवल भारी है और कम सिस्टम विश्वसनीयता में भी योगदान देता है। मैट्रिक्स कन्वर्टर्स के रूप में एक दिलचस्प विकल्प पिछले दो दशकों में व्यापक रूप से शोध किया गया है। मैट्रिक्स कनवर्टर प्रत्यक्ष एसी-एसी कन्वर्टर्स की नस्ल से संबंधित है जो बिना किसी हस्तक्षेप के डीसी लिंक के बिना अप्रतिबंधित आवृत्ति पर चिकनी वोल्टेज नियंत्रण के साथ बहु-चरण बिजली रूपांतरण की सुविधा प्रदान करता है। यह स्रोत पर बेहतर बिजली की गुणवत्ता के साथ-साथ लोड साइड, अंतर्निहित द्वि-दिशात्मकता, पूरी तरह से नियंत्रणीय इनपुट पावर फैक्टर, कॉम्पैक्ट आकार और सामान्य मोड वोल्टेज उन्मूलन की संभावना जैसे लाभ प्रदान करता है। इन विशेषताओं के कारण, मोटर ड्राइव, पवन ऊर्जा रूपांतरण प्रणाली और एयरोस्पेस अनुप्रयोगों में मैट्रिक्स कन्वर्टर्स का उपयोग किया गया है

कई प्रकार के लाभों के बावजूद, मैट्रिक्स कन्वर्टर्स की उद्योग स्वीकार्यता सीमित हो गई है। यह मुख्य रूप से नियंत्रण, सुरक्षा और आवागमन में कठिनाइयों के कारण है। हालांकि इनमें से कुछ चुनौतियों को अनुसंधान के माध्यम से दूर किया गया है, लेकिन अभी भी दूसरों पर काम किया जा रहा है। यह थीसिस पूरी तरह से सुरक्षा और मल्टी-स्टेप कम्यूटेशन के साथ मैट्रिक्स कनवर्टर फेड इंडक्शन मोटर ड्राइव के डिजाइन और विकास से संबंधित है। यह प्रेरण मोटर ड्राइव को नियंत्रित करने के दृष्टिकोण से, मैट्रिक्स कन्वर्टर्स के लिए कुछ उपन्यास और बेहतर मॉड्यूलेशन रणनीतियों को स्पष्ट करता है। तीन-चरण प्रेरण मोटर ड्राइव को नियंत्रित करने के उद्देश्य से, दो टोपोलॉजीज़ का चयन किया जाता है। तीन-चरण मैट्रिक्स कनवर्टर के लिए तीन-चरण और तीन-चरण मैट्रिक्स कनवर्टर के लिए एकल-चरण। प्रत्येक टोपोलॉजी के मॉड्यूलेशन से जुड़ी चुनौतियों को व्यक्तिगत रूप से संबोधित किया जाता है, और तीन-चरण प्रेरण मोटर ड्राइव के स्पीड सेंसर-कम नियंत्रण में उनकी उपयुक्तता का पता लगाया जाता है।

तीन-चरण से तीन-चरण मैट्रिक्स कनवर्टर बहु-चरण मैट्रिक्स कन्वर्टर्स के बीच सबसे अधिक खोजा गया टोपोलॉजी है। स्रोत और लोड साइड मापदंडों के एक साथ नियंत्रण के साथ मिलकर संभव स्विचिंग राज्यों की एक बड़ी संख्या, जटिल मॉड्यूलेशन की ओर ले जाती है। स्पेस वेक्टर मॉडुलन सबसे लोकप्रिय नियंत्रण तकनीकों में से एक बना हुआ है जो आउटपुट वोल्टेज और इनपुट करंट स्पेस वैक्टर के समवर्ती अनुरेखण की अनुमति देता है। हालांकि, यह उच्च प्रोसेसर बोझ और जटिल कार्यान्वयन से जुड़ा हुआ है। पिछले एक दशक में, तीन चरण के तीन-चरण मैट्रिक्स कनवर्टर के मॉड्यूलेशन में परिमित नियंत्रण सेट मॉडल भविष्य कहनेवाला नियंत्रण (एफसीएस-एमपीसी) का पता लगाया गया है। स्रोत के कई उद्देश्यों को प्राप्त करते हुए और वर्तमान नियंत्रण को लोड करते हुए इसने विशेष रूप से आशाजनक परिणाम दिखाए हैं। हालांकि, यह लोड और इनपुट फिल्टर

के व्यापक गणितीय मॉडलिंग के साथ जुड़ा हुआ है, इसके अलावा प्रोसेसर की ताकत पर प्रदर्शन निर्भरता है। यह थीसिस तीन-चरण से तीन-चरण मैट्रिक्स कनवर्टर के लिए कुछ बेहतर और उपन्यास मॉड्यूलेशन दृष्टिकोणों से संबंधित है जो मॉड्यूलेशन और नियंत्रण को सरल बनाते हैं। यह एक इंप्रूव्ड मल्टी-ऑब्जेक्टिव मॉडल प्रेडिक्टिव कंट्रोल स्ट्रैटेजी के साथ है जो एफसीएस-एमपीसी और स्पेस वेक्टर मॉड्यूलेशन को बढ़ाकर उच्च नमूना समय पर सिस्टम प्रदर्शन को प्राप्त करने और आवृत्ति भिन्नताओं को स्विच करने को सीमित करता है। इसके अलावा, एक अद्वितीय भविष्य कहनेवाला सिग्मा सिग्मा मॉड्यूलेशन (PDSM) तकनीक प्रस्तावित है, जो सरल और सहज ज्ञान युक्त है, जिसमें पहले से ही प्रलेखित तकनीकों की तुलना में काफी कम प्रोसेसर बोझ और बढ़ा हुआ सिस्टम प्रदर्शन है। PDSM भी तीन चरण तीन चरण मैट्रिक्स कनवर्टर आधारित प्रणालियों के लिए आम मोड वोल्टेज उन्मूलन में पता लगाया है। गति संवेदक-कम वेक्टर नियंत्रण आमतौर पर उपयोग किए जाने वाले कनवर्टर के 21 राज्यों के लिए लागू किया जाता है, जो पीडीएस तकनीक का उपयोग करते हुए गति अनुमानों की विस्तृत श्रृंखला के लिए एक पूर्ण ऑर्डर प्रेडिक्टिव ऑब्जर्वर है। इसके अलावा, रोटर गति की एक विस्तृत श्रृंखला में, कनवर्टर के अन्य सभी लाभों का दोहन करते हुए, एक और अधिक विश्वसनीय ड्राइव समाधान पेश करने के लिए मैट्रिक्स कनवर्टर फेड इंडक्शन मोटर ड्राइव को केवल छह सामान्य मोड वोल्टेज को नष्ट करने वाले राज्यों का उपयोग करके संशोधित किया जाता है। गति पर्यवेक्षक की उपयुक्त पसंद के साथ गति संवेदक-आधारित ड्राइव का परीक्षण हिस्टैरिसीस आधारित प्रत्यक्ष टोक़ नियंत्रण (डीटीसी) और निरंतर स्विचिंग आवृत्ति आधारित डीटीसी के लिए भी किया जाता है। सभी नियंत्रण एल्गोरिदम Ma tlab / Simulink वातावरण में विकसित किए जाते हैं, इसके बाद मैट्रिक्स कनवर्टर आधारित इंडक्शन मोटर ड्राइव के चार परत पीसीबी प्रोटोटाइप पर प्रायोगिक सत्यापन किया जाता है।

एकल चरण आपूर्ति पर तीन-चरण प्रेरण मोटर के नियंत्रण की सुविधा के लिए, एकल-चरण से तीन-चरण मैट्रिक्स कनवर्टर का उपयोग करने की वकालत की जाती है। इस टोपोलॉजी ने खराब वोल्टेज रूपांतरण अनुपात के कारण अनुसंधान समुदाय के महत्वपूर्ण हित को प्रभावित नहीं किया है, और एकल-चरण इनपुट और तीन-चरण आउटपुट के बीच तात्कालिक बिजली बेमेल के कारण गंभीर रूप से समझौता हार्मोनिक प्रदर्शन किया है। यह थीसिस एकल-चरण आपूर्ति से तीन-चरण प्रेरण मोटर ड्राइव के कम गति सेंसर-कम नियंत्रण के लिए एकल-चरण से तीन-चरण मैट्रिक्स कनवर्टर के इष्टतम उपयोग की पड़ताल करता है। डेल्टा सिग्मा तकनीक का उत्पादन कम गति वाले क्षेत्र में मोटर करंट क्वालिटी को बढ़ाने के लिए किया जाता है, जबकि स्रोत की गुणवत्ता पर समझौता किया जाता है। इसके अलावा, एक बहुउद्देश्यीय एफसीएस-एमपीसी तकनीक का प्रदर्शन और अन्य मॉडुलन योजनाओं के साथ तुलना में किया जाता है, ताकि मोटर साइड पर ग्रिड की तरह बिजली की गुणवत्ता के बीच एक उपयुक्त व्यापार बंद प्राप्त किया जा सके। सभी मॉड्यूलेशन तकनीकों को एकल-चरण से लेकर तीन-चरण मैट्रिक्स कन्वर्टर में आगमनात्मक भार के साथ तीन-चरण प्रेरण मोटर ड्राइव पर गति सेंसर-कम नियंत्रण के साथ मान्य किया गया है।

Table of Contents

List of Figures

List of Tables